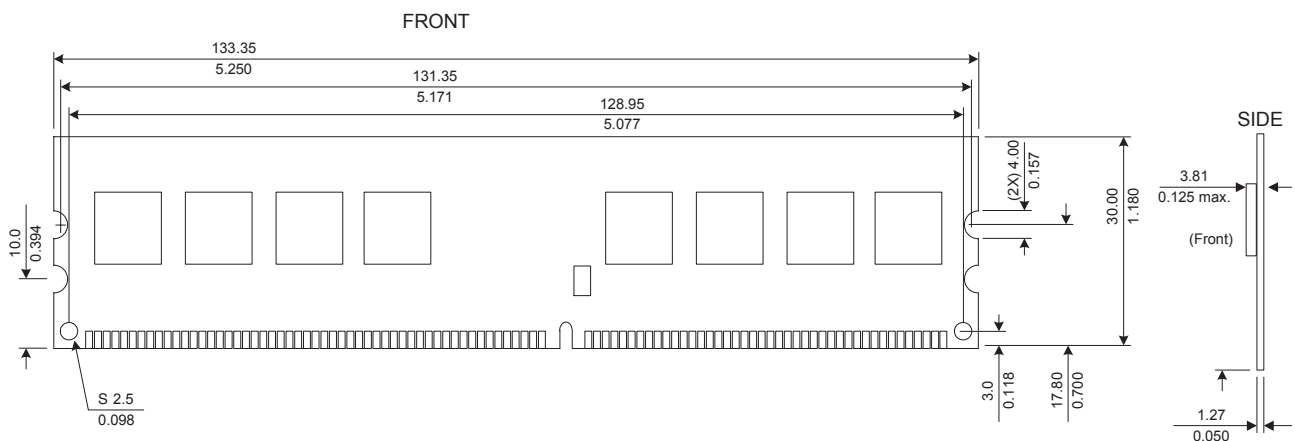


**SMD-51248****DESCRIPTION**

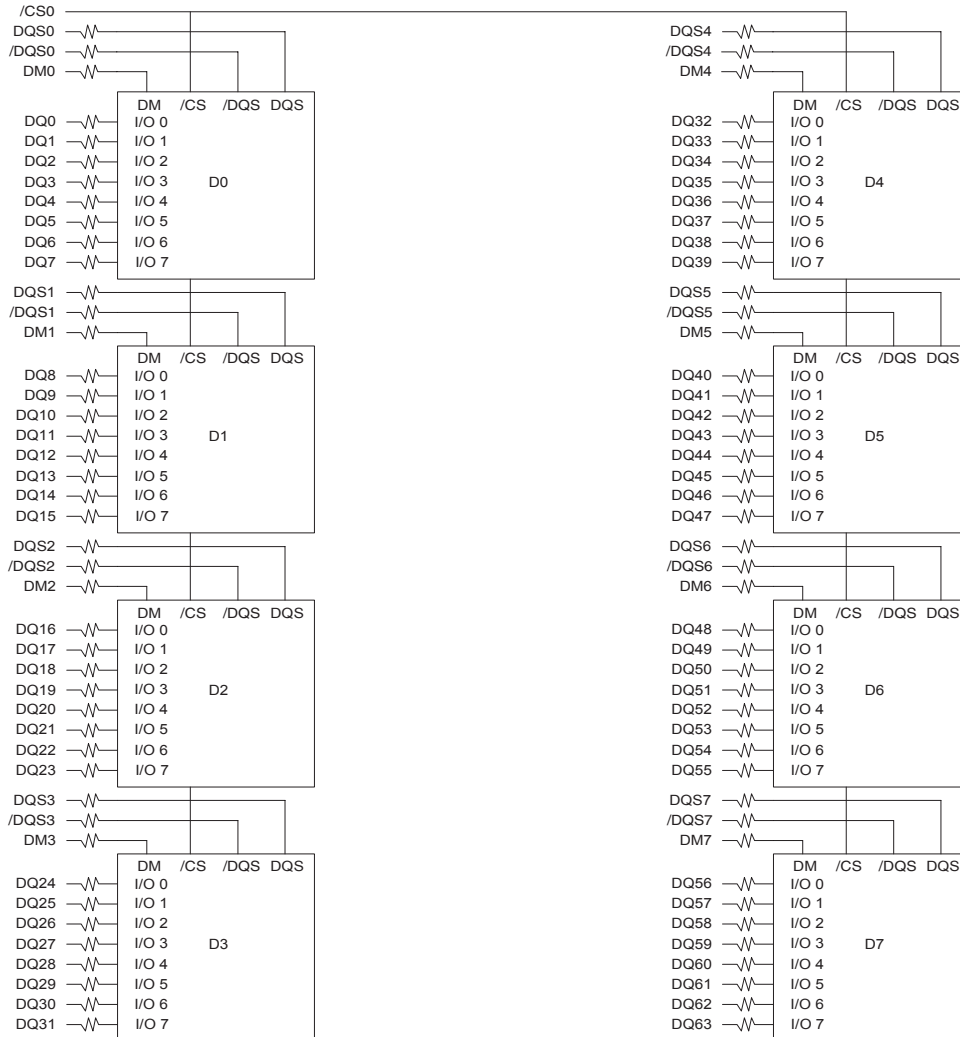
SMD - 5 1 2 4 8 は、5 1 2 MビットDDR・DRAM (64M x 8bit) を 8 個搭載した 6 4 M x 6 4 ビット DDR 2 ・ DRAM モジュールです。

**FEATURES**

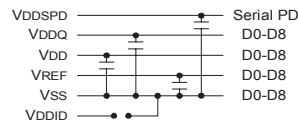
- ・ 240ピン・デュアル・インライン・メモリ・モジュール  
(ピン・ピッチ 1.00mm)
- ・ 基板高 30.0mm
- ・ CL - tRCD - tRP = 5 - 5 - 5 (PC2 - 5300)
- ・ 1.8V ± 0.1V 単一電源
- ・ 8,192 リフレッシュ / 64ms
- ・ SSTL\_18 コンパチブル
- ・ /CAS レイテンシー 3, 4, 5 クロック プログラマブル
- ・ 1バンク構成
- ・ アンバッファードタイプ
- ・ OCD (オフチップドライバ インピーダンス アジャストメント)
- ・ ODT (オンダイ ターミネーション)
- ・ 接続端子: 電解金メッキ (t 0.76 μm)
- ・ Pbフリー、RoHS対応品

**Outline Drawing**

**Functional Block Diagram**



- BA0-BA1 — BA0-BA1 : SDRAMs D0-D8
- A0-A13 — A0-A13 : SDRAMs D0-D8
- /RAS — /RAS : SDRAMs D0-D8
- /CAS — /CAS : SDRAMs D0-D8
- /WE — /WE : SDRAMs D0-D8
- CKE0 — CKE : SDRAMs D0-D8
- ODT0 — ODT : SDRAMs D0-D8



- Notes :
1. DQ-to-I/O wiring may be changed within a byte.
  2. DQ/DQS/DM/CKE/CS relationships are maintained as shown.
  3. DQ/DQS resistors are 22 Ohms +/- 5%
  4. BAx, Ax, /RAS, /CAS, /WE resistors are 5.1 Ohms +/- 5%
  5. Address and control resistors are 22 Ohms +/- 5%

