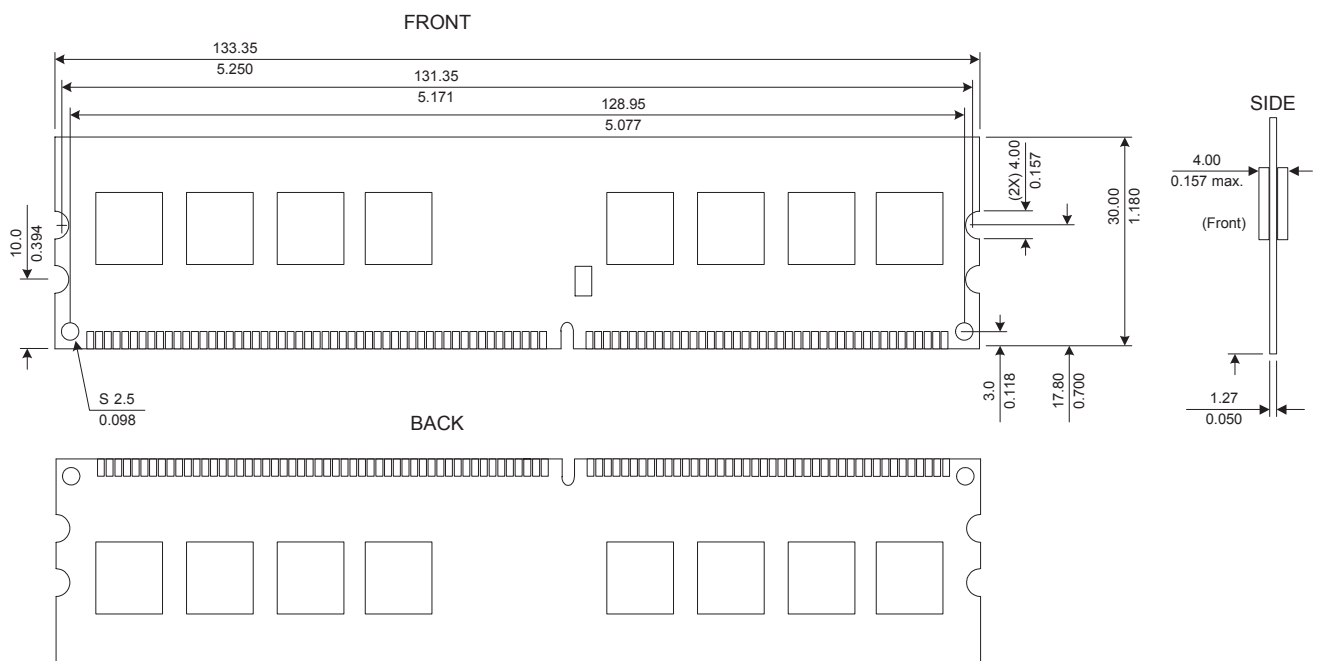


**SMD-2G88****DESCRIPTION**

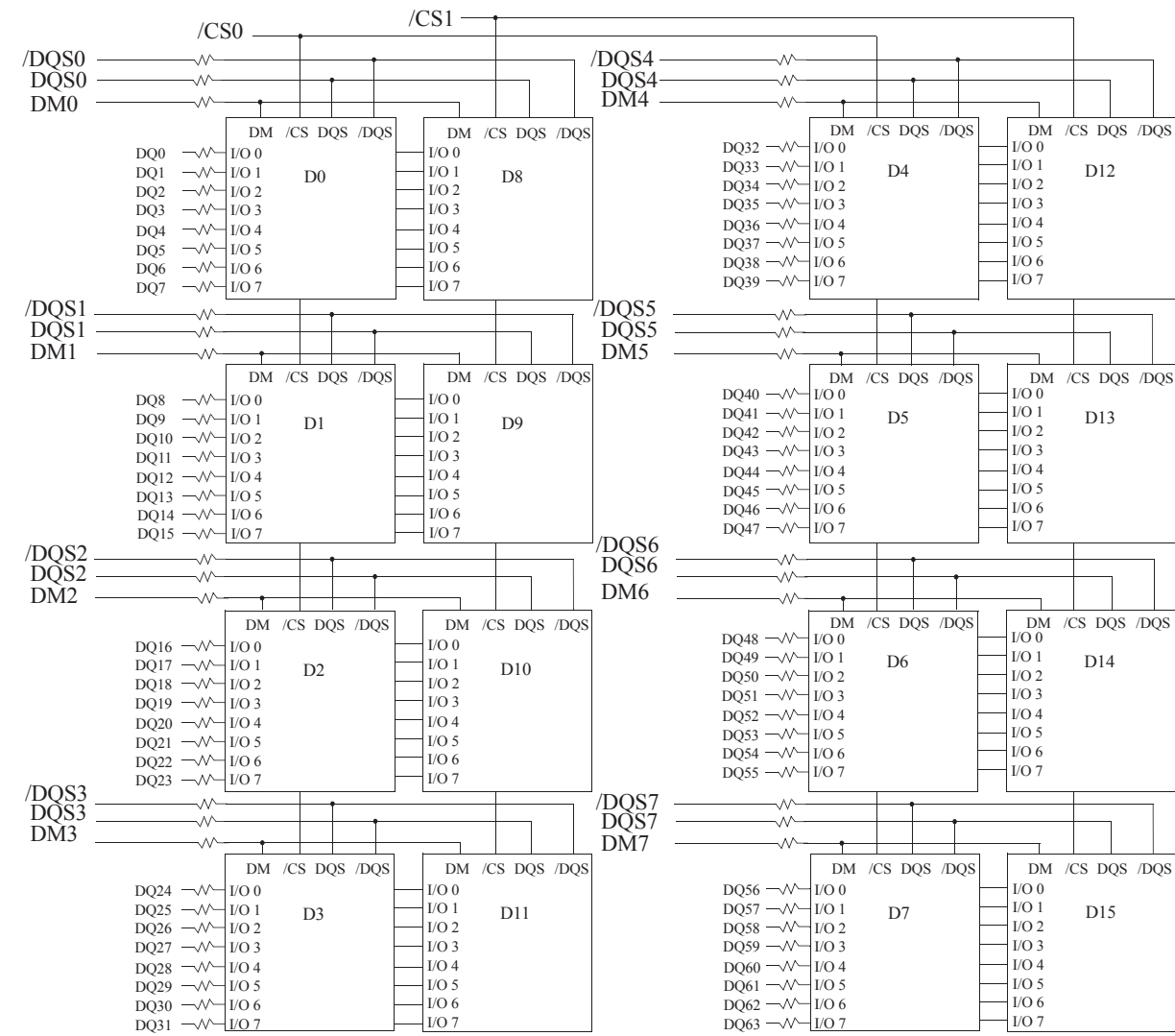
SMD - 2 G 8 8 は、1 G ビット DDR ・ DRAM ( 128 M x 8 bit ) を 1 6 個搭載した 2 5 6 M x 6 4 ビット DDR 2 ・ DRAM モジュールです。

**FEATURES**

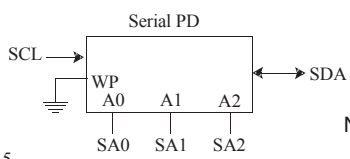
- ・ 240ピン・デュアル・インライン・メモリ・モジュール  
(ピン・ピッチ 1.00mm)
- ・ 基板高 30.0mm
- ・ CL - tRCD - tRP = 4 - 4 - 4 (PC2 - 4200)
- ・ 1.8V ± 0.1V 単一電源
- ・ 8,192 リフレッシュ / 64ms
- ・ SSTL\_18 コンパチブル
- ・ /CAS レイテンシー 3, 4, 5 クロック プログラマブル
- ・ 2バンク構成
- ・ アンバッファードタイプ
- ・ OCD (オフチップドライバ インピーダンス アジャストメント)
- ・ ODT (オンダイ ターミネーション)
- ・ 接続端子: 電解金メッキ (t 0.76 μm)
- ・ Pbフリー、RoHS対応品

**Outline Drawing**

**Functional Block Diagram**



- V<sub>DD</sub> SPD → SPD
- V<sub>DD</sub>/V<sub>DDQ</sub> → D0 - D15
- V<sub>REF</sub> → D0 - D15
- V<sub>SS</sub> → D0 - D15
- BA0 - BA2 → BA0-BA2: SDRAMs D0 - D15
- A0 - A13 → A0-A13: SDRAMs D0 - D15
- CKE1 → CKE: SDRAMs D8 - D15
- CKE0 → CKE: SDRAMs D0 - D7
- /RAS → /RAS: SDRAMs D0 - D15
- /CAS → /CAS: SDRAMs D0 - D15
- /WE → /WE: SDRAMs D0 - D15
- ODT0 → ODT: SDRAMs D0 - D7
- ODT1 → ODT: SDRAMs D8 - D15



- Notes:**
1. DQ-to-I/O wiring is shown as recommended but may be changed.
  2. DQ,DQS,/DQS,ODT,DM,CKE,/CS relationships must be maintained as shown.
  3. DQ, DM, DQS,/DQS resistors: Refer to associate topology diagram.
  4. BAx, Ax, /RAS, /CAS, /WE resistors: Refer to associate topology diagram Refer to the appropriate clock wiring topology under the DIMM wiring details section of this document.