

SMD-51228E

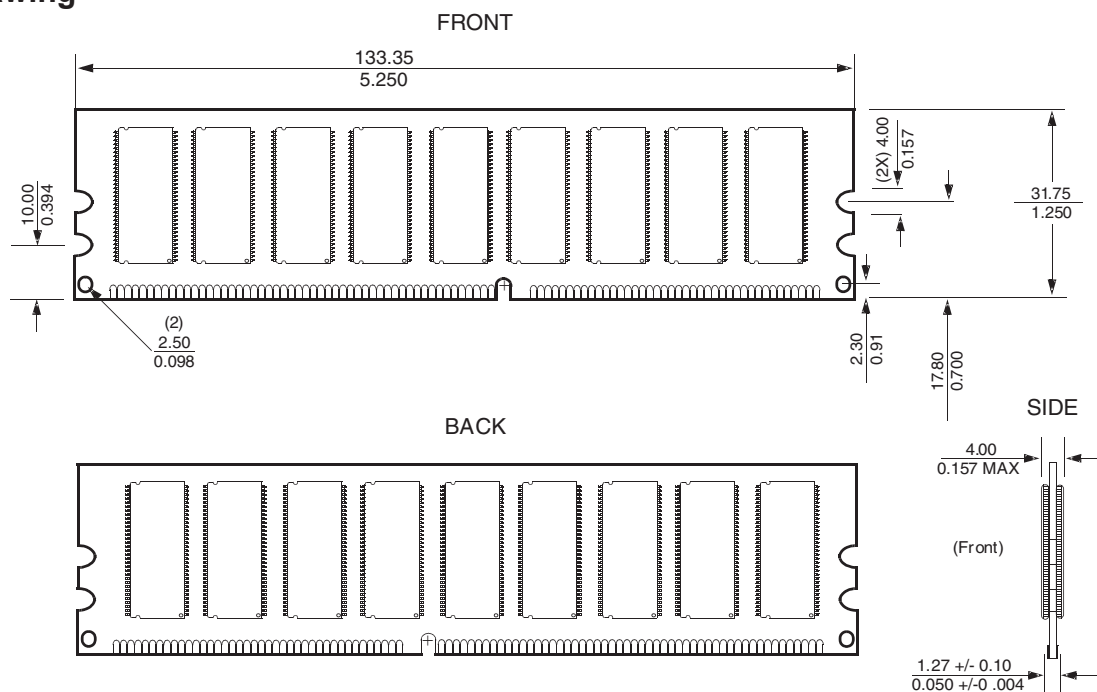
DESCRIPTION

SMD - 5 1 2 2 8 Eは、256MビットDDR・DRAM (64M x 8bit) を18個搭載した64M x 72ビットDDR・DRAMモジュールです。

FEATURES

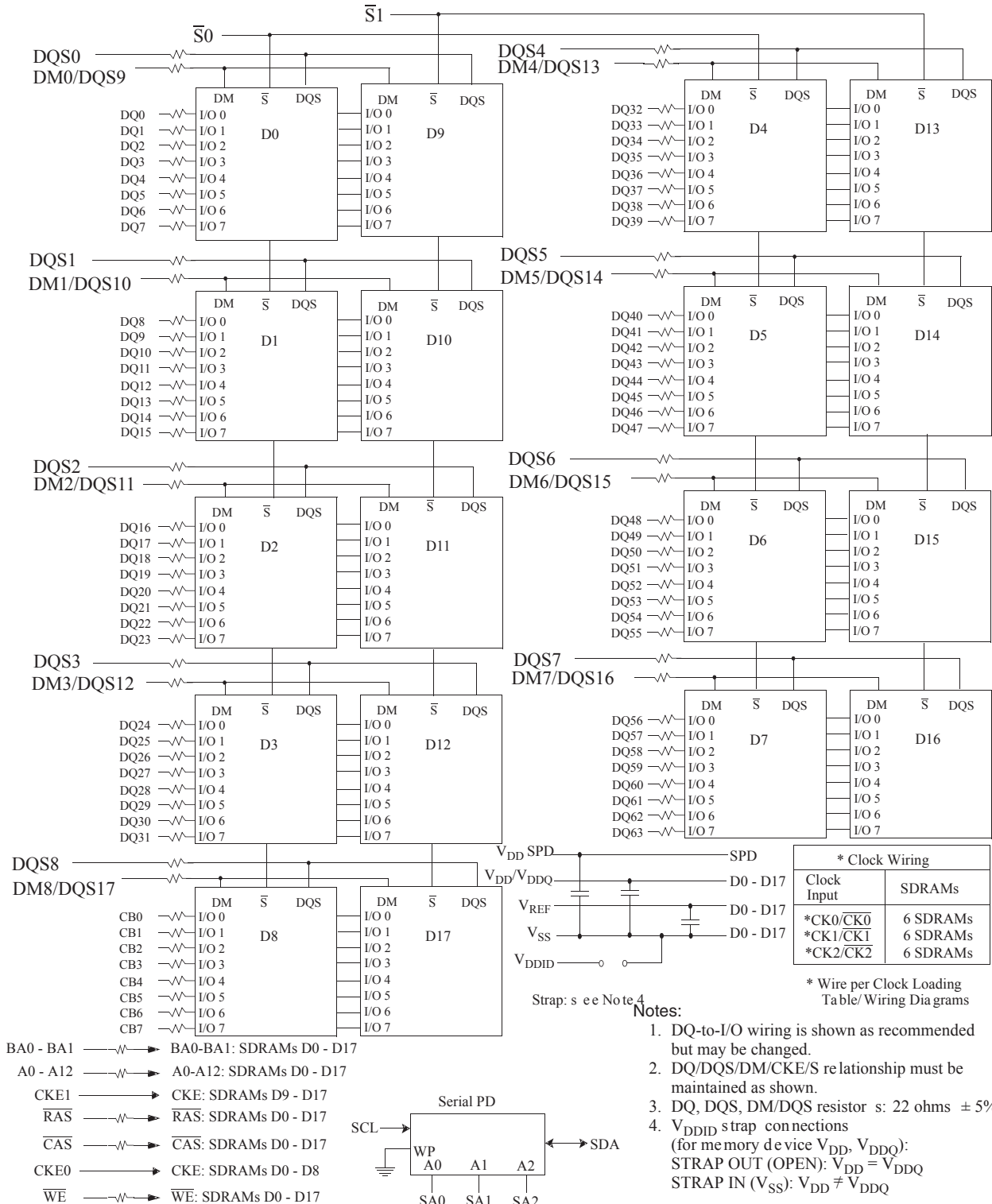
- ・ 184ピン・デュアル・インライン・メモリ・モジュール
(ピン・ピッチ 1.27mm)
- ・ 基板高 1.25" (31.75mm)
- ・ CL - tRCD - tRP=3 - 3 - 3 (PC3200) 2.5 - 3 - 3 (PC2700 / PC2100)
- ・ 2.6V ± 0.1V 単一電源 (PC3200) 2.5V ± 0.2V (PC2700 / PC2100)
- ・ 8, 192リフレッシュ / 64ms
- ・ SSTL_2コンパチブル
- ・ /CASレイテンシー 3.0, 2.5, 2.0クロックプログラマブル (PC3200)
- ・ " 2.5, 2.0クロックプログラマブル (PC2700 / PC2100)
- ・ 2バンク構成
- ・ アンバッファードタイプ
- ・ シリアルPD
- ・ 接続端子：電解金メッキ (t 0.76 μm)
- ・ ECC

Outline Drawing



Note: All dimensions are typical unless otherwise stated millimeters
inches

Functional Block Diagram



BA0 - BA1 → BA0-BA1: SDRAMs D0 - D17
 A0 - A12 → A0-A12: SDRAMs D0 - D17
 CKE1 → CKE: SDRAMs D9 - D17
 RAS → RAS: SDRAMs D0 - D17
 CAS → CAS: SDRAMs D0 - D17
 CKE0 → CKE: SDRAMs D0 - D8
 WE → WE: SDRAMs D0 - D17

